**Debug Level等级设置及自验报告**

**DebugLevel等级设置方法**

为优化debug Mrc DXE阶段同步给BIOS 菜单项，现MRC debug通过IO端口直接控制。

以下为对应debug level 对应表格（当BMC端设置debug,level 最高位BIT7不需要置1）

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
|  |  |  | MRC | DXE | PEI | Debug Level | |
| BIT7 |  |  | BIT4 | BIT3 | BIT2 | BIT1 | BIT0 |

设置debug level需要将对应BITx位置起

BIT2控制PEI阶段是否打印

BIT3控制DXE阶段是否打印

BIT4控制MRC阶段是否打印

BIT1和BIT0控制打印等级

|  |  |  |
| --- | --- | --- |
| 等级 | BIT1 | BIT0 |
| Disable | 0 | 0 |
| Min | 0 | 1 |
| Mid | 1 | 0 |
| Max | 1 | 1 |

PEI debug等级为Min 0x05

PEI debug 等级为Mid 0x06

PEI debug 等级为Max 0x07

DXE debug 等级为Min 0X09

DXE debug 等级为Mid 0x0A

DXE debug 等级为Max 0x0B

PEI+DXE 等级为Min 0x0D

PEI+DXE 等级为Mid 0x0E

PEI+DXE 等级为Max 0x0F

MRC debug 等级为Min 0x11

MRC debug 等级为Mid 0x12

MRC debug 等级为Max 0x13

PEI + MRC 等级为Min 0x15

PEI + MRC 等级为Mid 0x16

PEI + MRC 等级为Max 0x17

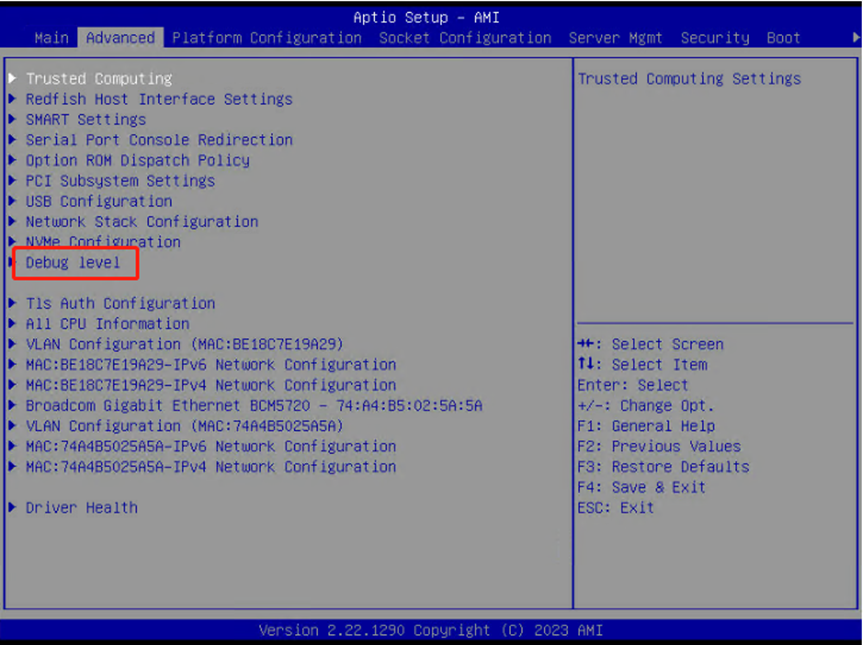
PEI+ DXE + MRC 等级为Min 0x1D

PEI+ DXE + MRC 等级为Mid 0x1E

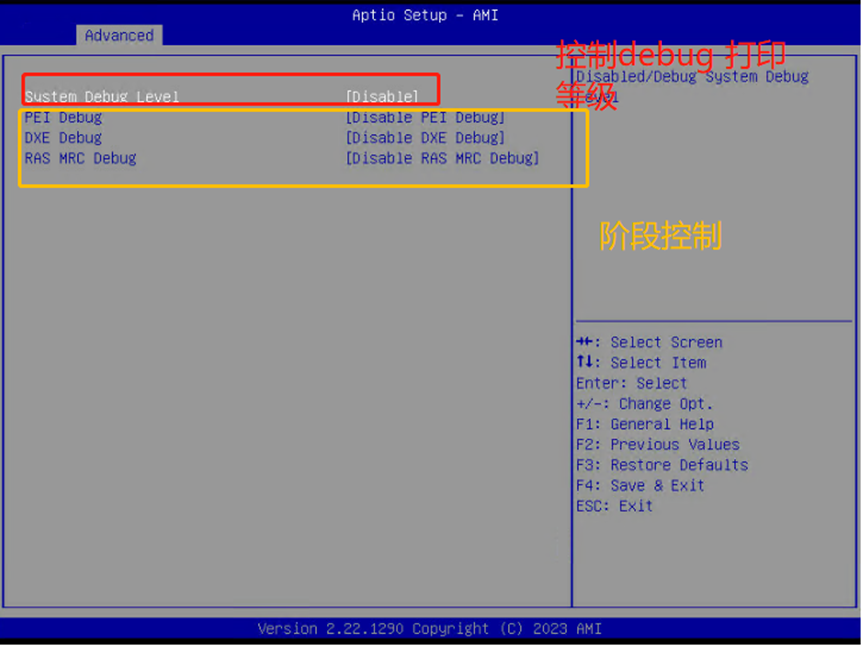
PEI+ DXE + MRC 等级为Max 0x1F

**二.参考实例**

**1.BIOS Setup下设置debug level方法**







**2.BMC 终端设置debug level方法**

a.首先在终端输入devmem 0x1e789200 查看当前debug等级

b.devmem 0x1e789200 32 XX(输入上述设置等级数值)

c.再次输入devmem 0x1e789200 查看设置等级

d.重启操作系统

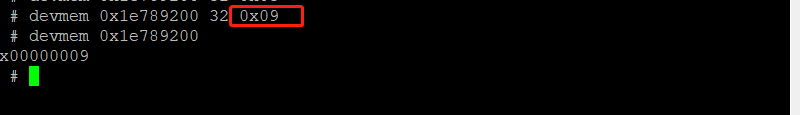
抓取PEI\_MIN设置0x05



抓取PEI\_MIN.log



抓取DXE\_MIN设置0x09





抓取MRC\_MIN 设置0X11

